



지식재산처, K-반도체·디스플레이 보호 위해 현장소통 나서

- 반도체·디스플레이 지식재산 협의체 정기 간담회 개최(4.17) -

지식재산처(처장 김용선)는 4. 17.(금) 14시 충남북부상공회의소(충남 천안시)에서 반도체 및 디스플레이 분야의 최신 기술 보호를 지원하고, 특허성 판단 기준 마련에 현장 의견을 반영하기 위하여 충남지식재산센터와 공동으로 ‘반도체·디스플레이 지식재산 협의체 정기 간담회’를 개최한다고 밝혔다.

간담회는 반도체·디스플레이 분야의 국내 주요 기업, 연구소 및 변리업계 전문가들이 참여하여 급변하는 국제적 패권 경쟁 속에서 우리 기업의 핵심 자산인 지식재산을 효과적으로 보호하기 위한 특허 심사 정책을 공유하고자 마련되었다.

<반도체 분야: 신규 제정된 ‘심사실무안내서’ 확산으로 심사 예측성 제고>

지식재산처는 이번 간담회에서 '26년 3월에 제정된 ‘반도체 분야 심사실무안내서’의 주요 내용과 반도체 분야 주요 기술의 특허 동향을 발표한다.

반도체 분야 심사실무안내서는 반도체 기술의 특수성을 반영한 명세서 작성 기준과 진보성 판단 기준을 실제 심사사례를 통해 제시함으로써 특허 심사결과의 예측 가능성을 높이기 위해 제정되었다.

<디스플레이 분야: ‘K-디스플레이’ 보호를 위한 맞춤형 심사 기준 마련 착수>

올해 하반기 제정 예정인 ‘디스플레이 분야 심사실무가이드’ 제정 방향에 대해서도 산·학·연 전문가들의 의견을 수렴한다.

지식재산처는 차세대 디스플레이(OLED, 마이크로 LED 등)의 시장 선점을 위해 우리 기업의 독보적인 기술력이 특허로 견고하게 보호받을 수 있도록 디스플레이 산업에 최적화된 심사실무가이드를 마련할 계획이다.

지식재산처 김희태 반도체심사추진단장은 “반도체와 디스플레이는 우리 경제의 버팀목이자 국가 전략 자산”이라면서, “앞으로도 지식재산 협의체와 긴밀히 소통해 현장의 목소리를 특허 심사 정책에 신속히 반영함으로써 우리 기업이 초격차 기술 경쟁력을 유지할 수 있도록 고품질의 심사 서비스를 제공하겠다”고 밝혔다.

※ 붙임: 간담회 배너 및 개최 계획/사진은 행사 후 배포 예정

담당부서	반도체심사추진단	책임자	과 장	정재훈 (042-481-8427)
	반도체제조공정심사과	담당자	사무관	박금옥 (042-481-8590)





반도체· 디스플레이 IP 협의체 간담회

일시 2026년 4월 17일 (금) 14시
장소 충남북부상공회의소 5층 회의실



□ 개 요

- 일 시 : '26. 04. 17.(금) 14:00~15:20
- 장 소 : 충남북부상공회의소, 5층 회의실
(충청남도 천안시 서북구 광장로 215)
- 참석자 : 지식재산처 반도체심사추진단장, 협의체 위원, 충남지식재산센터장 등 30여명

□ 주요 논의 사항

- 반도체 분야 심사실무가이드 주요 내용* 소개, 디스플레이 분야 심사실무가이드 제정 방향 논의, 반도체 분야 주요 기술** 특허 동향 분석 발표, 지식재산 분쟁 지원 정책 소개 등

* 주지관용 기술 적용, 단순 설계 변경, 선행발명 결합의 용이성, PBP 특허성 판단 등

** AI 메모리 구현을 위한 고성능 강유전체 소자 기술 특허 출원 동향

□ 세부 일정

시 간	주요 내용	비고
14:00~14:05(05분)	사진 촬영	참석자 전원
14:05~14:10(05분)	인사 말씀	국장
14:10~14:20(10분)	반도체 분야 심사실무가이드 주요 내용 소개	홍영욱 심사관
14:20~14:25(05분)	디스플레이 분야 심사실무가이드 제정 계획 소개	이우리 심사관
14:25~14:35(10분)	AI 메모리 구현을 위한 고성능 강유전체 소자 기술 특허 출원 동향 발표	한상국 심사관
14:35~14:50(15분)	지식재산 보호 지원사업 안내	권기영 팀장 (충남지식재산센터)
14:50~15:20(30분)	디스플레이 심사실무가이드 제정 방향, 지식재산 건의 사항 청취 등	참석자 전원