



지식재산처, 반도체 기업 지식재산 경쟁력 강화를 위해 현장 소통 나서

- 지식재산처, (주)와이씨 현장 방문 간담회 개최 -
- 기업의 지식재산 건의사항 청취 및 전략적 지원 방안 논의 -

지식재산처(처장 김용선)는 5. 28.(목) 14시 30분 (주)와이씨(충남 아산시 소재)를 방문해 반도체 분야 지식재산 경쟁력 강화를 위한 간담회를 개최한다고 밝혔다.

(주)와이씨는 반도체 후공정의 핵심인 검사장비를 개발하고 제조하는 기업으로, 주요 사업분야는 메모리 회로판 검사와 고대역폭 메모리(HBM*) 검사다. 간담회는 (주)와이씨를 방문하여 최신 기술개발 동향과 반도체 산업 현장의 지식재산 관련 어려움 및 건의 사항을 청취하기 위해 마련되었다.

* HBM(High Bandwidth Memory) : 다수의 메모리 칩(Chip)을 실리콘 관통 전극을 이용해 수직 적층하여 정보 저장 및 전송 능력을 높인 고대역폭 반도체 메모리

간담회에서는 고대역폭 메모리(HBM)에 사용되는 칩(Chip) 적층 및 기반 시설 기술에 대한 특허 동향을 공유하고, 지식재산처의 지원 시책과 반도체 심사 전략을 소개하여 반도체 기업에 실질적인 도움이 될 수 있도록 할 예정이다.

지식재산처 김희태 반도체심사추진단장은 “반도체 검사 기술은 첨단 반도체의 품질과 신뢰성을 최종적으로 결정하는 핵심 분야로, 지식재산권 확보 여부가 시장 진입과 공급망 참여, 기술 협상력까지 좌우하고 있다”면서, “지식재산처는 우리 반도체 기업들이 국제 무대에서 기술 우위를 확보할 수 있도록 신속·정확한 특허심사와 맞춤형 지식재산 정책을 펼쳐나가겠다”고 밝혔다.

※ 붙임: 지식재산처-(주)와이씨 간담회 계획 (사진은 행사 후 배포 예정)

담당부서	반도체심사추진단	책임자	과 장	이동영 (042-481-5079)
	반도체조립공정심사팀	담당자	사무관	정구원 (042-481-8135)

□ **개 요**

- 일시 : '26. 5. 28.(목) 14:30~16:00
- 장소 : (주)와이씨* (충남 아산시 둔포면 아산벨리로406번길 19)
 - * 반도체 메모리 웨이퍼 테스트 장비(ATE) 전문기업
- 참석자
 - (지식재산처) 김희태 반도체심사추진단장 등 5명
 - ((주)와이씨) 주재훈 사장 등 7명

□ **일 정**

시 간	일 정	담 당
14:30~14:35 (5분)	환영사	(주)와이씨 주재훈 사장
14:35~14:40 (5분)	인사 말씀	지식재산처 김희태 단장
14:40~14:50 (10분)	(주)와이씨 소개	(주)와이씨 교육 담당
14:50~15:00 (10분)	지식재산처 반도체 산업 지원 정책 발표	지식재산처 정구원 심사관
15:00~15:15 (15분)	산업 맞춤형 심사혁신 사업 과제 발표 - HBM 다이 적층 기술 동향 -	지식재산처 박중현 심사관
15:15~16:00 (45분)	지식재산 관련 애로사항 청취 및 상담	